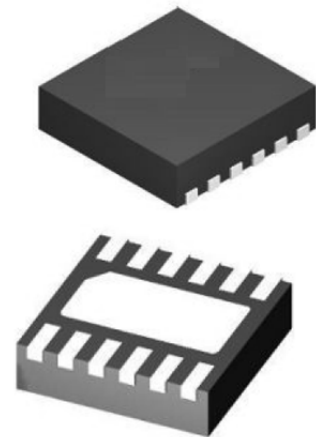


96KHz、24bit 音频 ADC

产品简述

MS2358 是带有采样速率 8kHz-96kHz 的立体声音频模数转换器，适合于面向消费者的专业音频系统。

MS2358 通过使用增强型双位 $\Delta-\Sigma$ 技术来实现其高精度的特点。MS2358 支持单端的模拟输入，所以不需要外部器件，非常适合用于像 DTV,DVR 和 AV 接收器的系统。



DFN12

主要特点

- 线性相位抗混叠数字滤波器
- 单端输入
- 带失调电压消除的数字高通滤波器
- 信噪失真比: 85dB
- 动态范围: 95dB
- 信噪比: 95dB
- 采样速率: 8kHz 到 96kHz
- 主时钟:
256fs/384fs/512fs (8kHz ~ 48kHz)
256fs/384fs (48kHz ~ 96kHz)
- 主机/从机模式
- 音频接口: I2S
- 电源: 4.5~5.5V 模拟, 2.7~5.5V 数字
- 温度范围 -20~85°C
- DFN12 封装

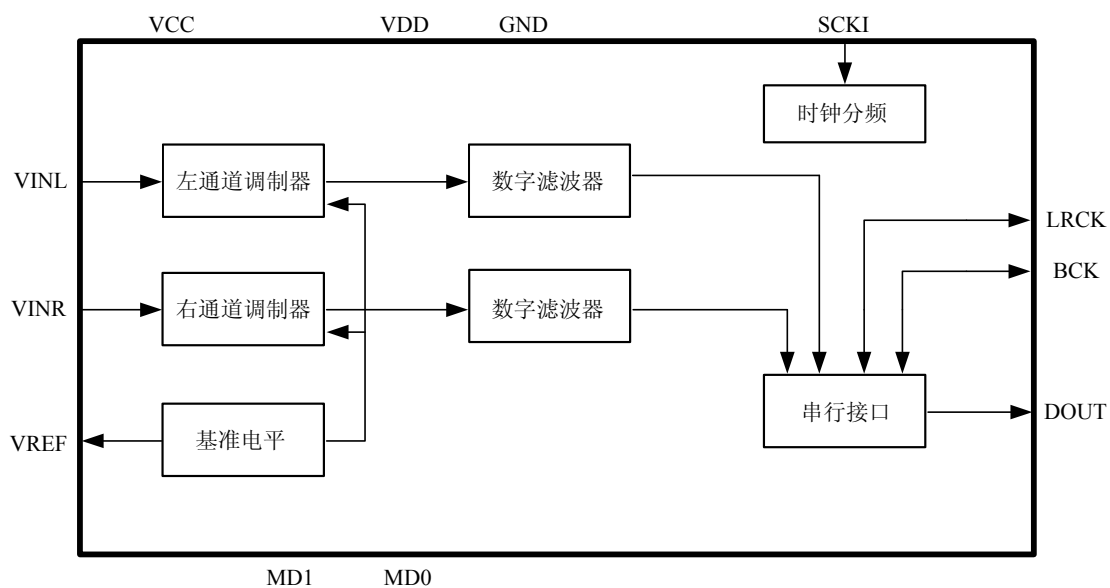
应用

- DVD 录音机
- 数字 TV
- CD 录音机

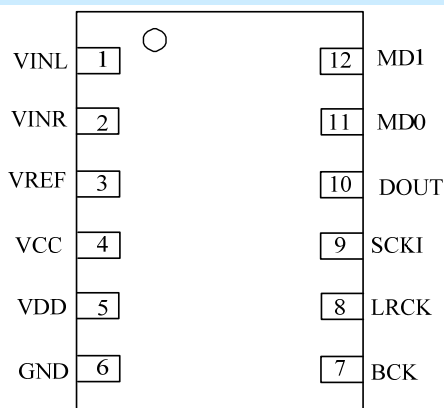
产品规格分类

产品	封装形式	丝印名称
MS2358	DFN12	MS2358

内部框图



管脚排列图



管脚说明

管脚编号	管脚名称	管脚属性	管脚描述
1	VINL	I	Lch 模拟输入引脚
2	VINR	I	Rch 模拟输入引脚
3	VREF	O	共模电压输出引脚, VCC/2 的 ADC 输入偏置电压
4	VCC	-	模拟电源引脚, 4.5 ~ 5.5V
5	VDD	-	数字电源引脚, 2.7 ~ 5.5V
6	GND	-	地引脚
7	BCK	I/O	音频串口数据时钟引脚
8	LRCK	I/O	输出通道时钟引脚
9	SCKI	I	主时钟输入引脚
10	DOUT	O	音频串口数据输出引脚
11	MD0	I	模式选择 0 引脚
12	MD1	I	模式选择 1 引脚

极限参数

绝对最大额定值

注意：绝对最大额定值表示不被破坏的限界，不保证实际工作状态

参 数	符 号	额 定 值	单 位	注
模拟，数字电源电压	VCC VDD	-0.3~+6.0	V	
除了电源之外，任何引脚的输入电流	IIN	±10	mA	
模拟输入电压 (VINL、VINR 引脚)	VINA	-0.3 ~ VCC+0.3	V	
数字输入电压 (3)	VIND	-0.3 ~ VDD+0.3	V	
环境温度	Ta	-20 ~ 85	°C	
存储温度	Tstg	-65 ~ 150	°C	

注意项：

1. 所有的电压都以地为基准；
2. AGND 和 DGND 必须连接到同一个模拟地；
3. SCKI、BCK、LRCK、MD1、MD0 引脚。

工作电源电压范围

参 数	符 号	参 数 范 围			单 位	注
		最 小	标 准	最 大		
电源电压范围	VCC	4.5	5	5.5	V	*1
	VDD	2.7		VCC		

注意项：*1：绝对最大额定值，是指在容损范围内使用的场合

使用中每个电源需要供电，否则会触发欠压保护，芯片停止工作。

电气参数

模拟特性

除非特别说明, Ta = 25°C; VCC = 5.0V, VDD = 3.3V; AGND = DGND = 0V; fs = 48kHz, 96kHz; BCK = 64fs; 信号频率 = 1kHz; 24 位数据; 在 fs=48kHz 下测量频率为 20Hz ~ 20kHz, fs = 96kHz 下为 40Hz ~ 40kHz

参 数	最 小	典 型	最 大	单 位
ADC 模拟输入特性				
精度			24	Bits
最大输入电压 (5)	2.7	3.0	3.3	Vpp

信噪失真比	fs = 48kHz BW = 20kHz	-1dBFS	75	85		dB
		-60dBFS		39		dB
	fs = 96kHz BW = 40kHz	-1dBFS		90		dB
		-60dBFS		38		dB
动态范围 (-60dBFS,A-weighted)			85	95		dB
信噪比 (A-weighted)			85	95		dB
输入阻抗	fs = 48kHz		13	20		kΩ
	fs = 96kHz		9	14		kΩ
内部通道隔离			80	85		dB
内部通道增益失配				0.1	0.5	dB
增益漂移				100	-	ppm/°C
电源抑制比 (6)			-	50		dB
供电电源						
供电电流						
正常操作						
VCC						
VDD (fs = 48kHz)						
VDD (fs = 96kHz)						
				10	16	mA
				2	5	mA
				4	9	mA

4. 这个值是输入电压的全摆幅(0dB)，输入电压正比于电压 VCC。Vin=0.6*VCC(Vpp)
5. 电源抑制比中电源是带有 1kHz，50mVpp 交流信号的 VCC 和 VDD

滤波器特性 fs = 48kHz

Ta = -20°C ~ 85°C; VCC = 4.5V ~ 5.5V; VDD = 2.7V ~ 5.5V

参数	信号	最小	典型	最大	单位
ADC 数字滤波器(抽取低通滤波器)					
通带 (7)	±0.1dB	PB	0	18.9	kHz
	-0.2dB		-	20.0	kHz
	-3.0dB		-	23.0	kHz
阻带	SB	28			kHz
通带纹波	PR			±0.04	dB
阻带衰减	SA	68			dB
群延时失真	ΔGD		0		us
群延时	GD		16		1/fs
ADC 数字滤波器(高通滤波器)					
频率响应 (8)	-3dB	FR		1.0	Hz
	-0.1dB			6.5	Hz

滤波器特性 fs = 96kHz

Ta = -20°C ~ 85°C; VCC = 4.5V ~ 5.5V; VDD = 2.7V ~ 5.5V

参数	信号	最小	典型	最大	单位
ADC 数字滤波器(抽取低通滤波器)					
通带 (7)	±0.1dB	PB	0	37.8	kHz

	-0.2dB		-	40.0	-	kHz
	-3.0dB		-	46.0		kHz
阻带		SB	56			kHz
通带纹波		PR			±0.04	dB
阻带衰减		SA	68			dB
群延时失真		ΔGD		0		us
群延时		GD		16		1/fs
ADC 数字滤波器(高通滤波器)						
频率响应 (8)	-3dB	FR		2.0		Hz
	-0.1dB			13.0		Hz

7. 通带和阻带频率随 fs 改变, 如: PB=18.9kHz@±0.1dB 是 0.39375*fs

8. 数字滤波引入的计算延时时间

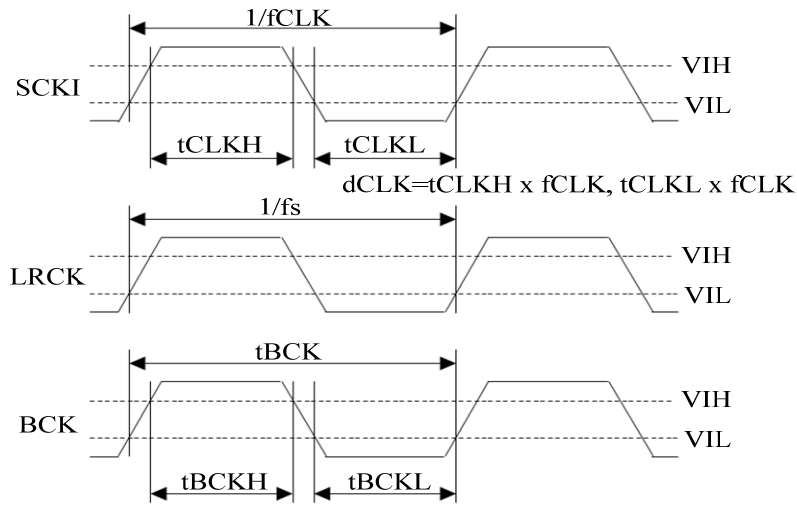
开关特性

Ta = -20°C ~ 85°C; VCC = 4.5V ~ 5.5V; VDD = 2.7V ~ 5.5V; CL=20pF

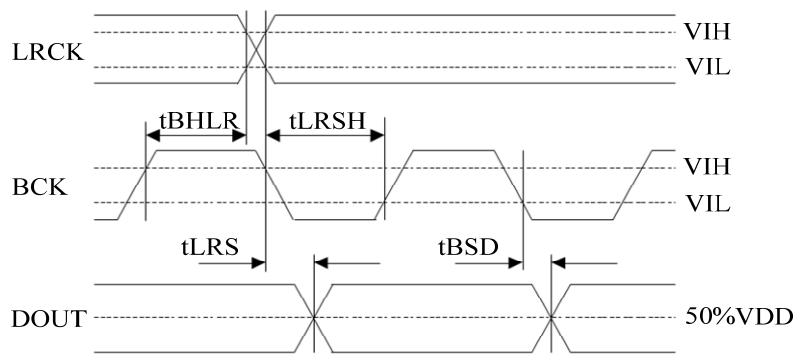
参数	信号	最小	典型	最大	单位
主时钟时间					
512fs,256fs 频率	fCLK	2.048		24.576	MHz
占空比	dCLK	40		60	%
768fs,384fs 频率	fCLK	3.072		36.864	MHz
占空比	dCLK	40		60	%
LRCK 频率	fs	8		96	kHz
占空比 从机模式		45		55	%
占空比 主机模式			50		%
音频接口时间					
从机模式					
BCK 周期	tBCK	160			ns
BCK 低脉冲宽度	tBCKL	65			ns
BCK 高脉冲宽度	tBCKH	65			ns
LRCK 边沿到 BCK“↑” (9)	tLRSH	30			ns
BCK“↑”到 LRCK 边沿 (9)	tBHLR	30			ns
LRCK 到 DOUT(MSB) (除 I ² S 模式)	tLRS			35	ns
BCK“↓”到 DOUT	tBSD			35	ns
主机模式	fBCK		64fs		Hz
BCK 频率	dBCK		50		%
BCK 占空比	tMBLR	-20		20	ns
BCK“↓”到 LRCK	tBSD	-20		35	ns
BCK“↓”到 DOUT					

9. BCK 的上升沿一定不能在 LRCK 上升和下降沿上

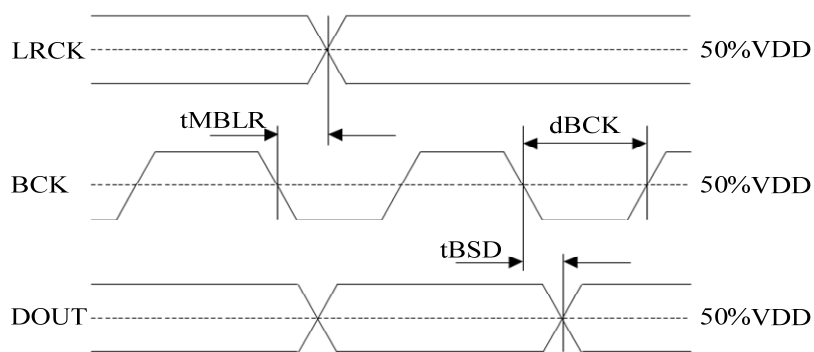
时序图



时钟时序



音频接口时序(从机模式)



音频接口时序(主机模式)

功能描述

硬件控制

通过上拉电阻、下拉电阻或数字 IC 的 GPIO 来控制芯片的 MD0 和 MD1 引脚，来选择其工作模式。

系统时钟

MS2358 支持 256fs、384fs 和 512fs 作为系统时钟。fs 是音频采样频率，系统时钟的输入引脚是 SCKI。表一显示了一些典型采样频率和系统时钟频率之间的关系。

fs	SCKI		
	256fs	384fs	512fs
32kHz	8.192MHz	12.288 MHz	16.384 MHz
44.1kHz	11.2896 MHz	16.9344 MHz	22.5792 MHz
48 kHz	12.288 MHz	18.432 MHz	24.576 MHz
96 kHz	24.576 MHz	36.864 MHz	N/A

表一：系统时钟举例

接口模式

MD1 和 MD0 作为模式选择引脚来选择主机模式和从机模式。表二显示了接口模式的选择。

在主机模式中，BCK 和 LRCK 作为输出引脚，BCK 的频率为 64fs。

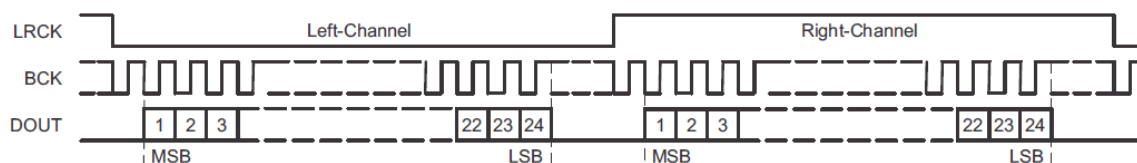
在从机模式中，BCK 和 LRCK 作为输入引脚，BCK 的频率为 48fs 或者 64fs。

MD1	MD0	接口模式
0	0	从机模式 (256fs、384fs、512fs 自动检测)
0	1	主机模式 (512fs)
1	0	主机模式 (384fs)
1	1	主机模式 (256fs)

表二：接口模式

数据格式

24-Bit, MSB-First, I²S



I2S 音频数据格式

数字高通滤波器

ADC 有一个数字高通滤波器来消除直流失调。高通滤波器的截止点是 1.0Hz (@fs = 48kHz) 并且随着其采样频率 (fs) 而扩展。

在初始化期间两个通道的 ADC 数字数据输出被置为二进制的补码“0”。在初始化结束之后 ADC 的输出渐渐对应输入信号 (稳定大约需要群延时的时间)。

地和电源退耦

MS2358 需要特别小心电源和地的排布。另外如果 VCC 和 VDD 分开，它们的上电顺序并不是关键。MS2358 的 AGND 和 DGND 一定要连接在同一个模拟地上。系统的模拟地和数字地应该被连在一起，并且要靠近印刷电路板地的供电处。退耦电容应该尽可能的靠近 MS2358，小的陶瓷电容应该

靠最近。

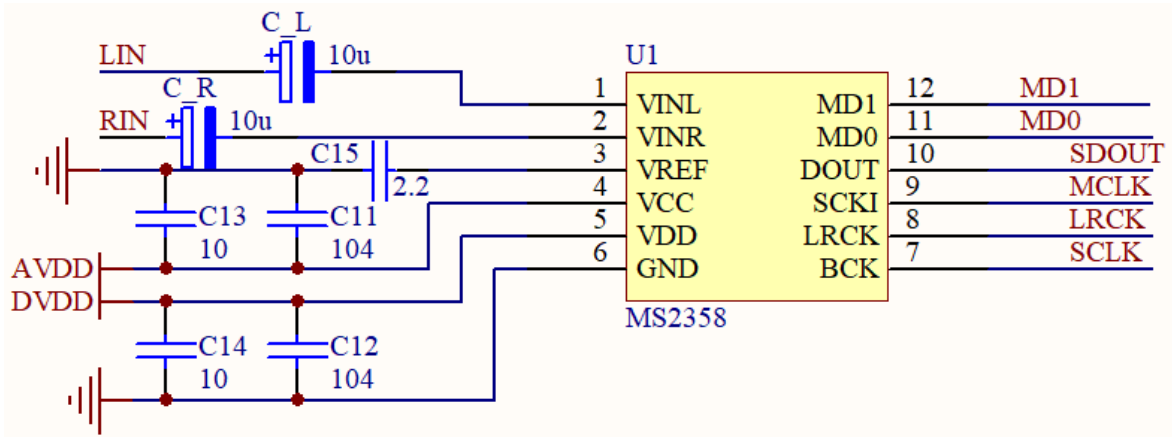
电源基准

模拟电压输入范围是由 VCC 设置，VREF 是 50%的 VCC。一个 2.2 μ F 电容贴在 VREF 引脚。为了避免带入 MS2358 不需要的耦合，所有信号特别是时钟应该远离 VREF 引脚。

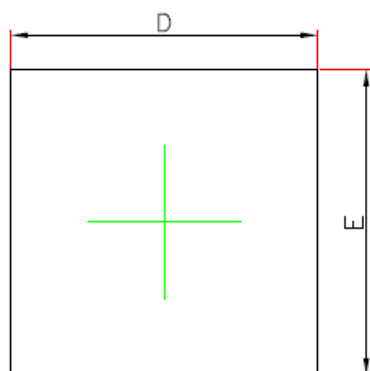
模拟输入

ADC 输入是单端而且内部通过 20k Ω 电阻偏置在共模电压 (50%*VCC) (典型@f_s=48kHz)。输入信号范围随着电源电压扩张，正常情况为 0.6*VCC V_{pp}(典型)。ADC 输出数据格式是二进制的补码。内部高通滤波器消除直流失调电压。

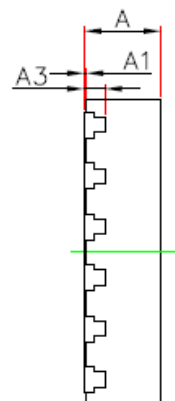
典型应用图



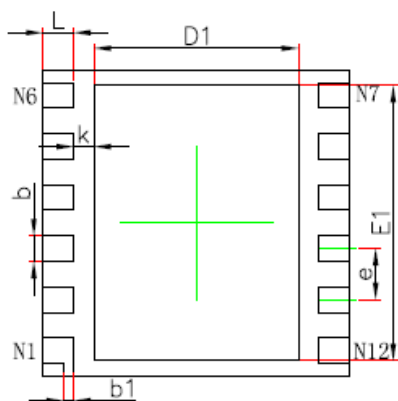
封装外形图



TOP VIEW



SIDE VIEW



BOTTOM VIEW

Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min.	Max.	Min.	Max.
A	0.800	0.900	0.031	0.035
A1	0.000	0.050	0.000	0.002
A3	0.203REF.		0.008REF.	
D	2.900	3.100	0.114	0.122
E	2.900	3.100	0.114	0.122
D1	1.900	2.100	0.075	0.083
E1	2.600	2.800	0.102	0.110
e	0.500BSC.		0.020BSC.	
k	0.200REF.		0.008REF.	
b	0.200	0.300	0.008	0.012
b1	0.100REF.		0.004REF.	
L	0.224	0.376	0.009	0.015

印章与包装规范

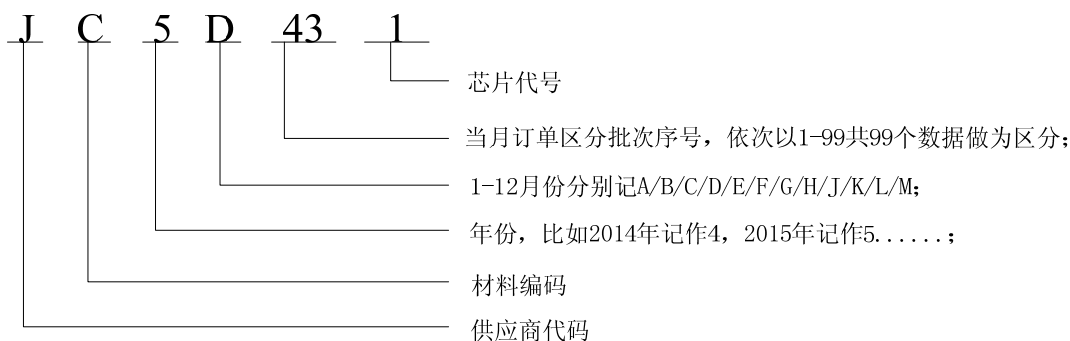


一、印章内容介绍

MS2358: 产品型号

生产批号:

范例: JC5D431



二、印章规范要求

采用激光打印, 整体居中且采用 Arial 字体。

三、包装规范

型号	只/盘	盘/盒	只/盒	盒/箱	只/箱
MS2358	5000	1	5000	8	40000



MOS电路操作注意事项:

静电在很多地方都会产生, 采取下面的预防措施, 可以有效防止MOS电路由于受静电放电的影响而引起的损坏:

- 1、操作人员要通过防静电腕带接地。
- 2、设备外壳必须接地。
- 3、装配过程中使用的工具必须接地。
- 4、必须采用导体包装或抗静电材料包装或运输。